

2022研發替代役/預聘計畫

The Future Begins Now

熱門職缺

○ Memory Design Engineer (竹北)

- ✓ 熟悉 HSPICE/XA/FineSim等模擬工具
- ✓ 具備類比電路設計背景佳

○ Software RD Engineer (新竹)

- ✓ 熟悉 C/C++ & 資料結構 & 演算法
- ✓ 具備EDA知識佳，無相關背景者將於入職後提供相關訓練

招募對象

2022應屆畢業碩、博士生
主修電子/電機/資工等相關科系

申請時間

即日起至2022/2/28(名額有限，額滿為止)

申請方式

投遞履歷(含學、碩士成績單)至 twcampus@synopsys.com

[更多職缺請至104網站查詢](#)

SYNOPSYS[®]
Silicon to Software™

掃QR code
直接投履歷

